

東芝 Bi-CMOS 集積回路 シリコン モノリシック

TB1253AN

NTSC 1 Chip (IF + VCD processor) IC

TB1253AN は NTSC 方式の TV 用信号処理 IC です。PIF、SIF、ビデオ、クロマ、同期偏向部から構成されています。偏向処理では V および EW の歪み補正が可能です。

特 長

IF ブロック

- インタキャリア方式
- デジタル AFT
- タンクコイルレス PIF VCO (自動調整)
- ナイキストバズリデューサ
- タンクコイルレス音声 FM 復調

VIDEO ブロック

- Video SW 内蔵
- CCD MCU 用ビデオモニタ出力
- C-Trap フィルタ内蔵
- 黒伸長、DL-アパコン型シャープネス
- 速度変調出力

CHROMA ブロック

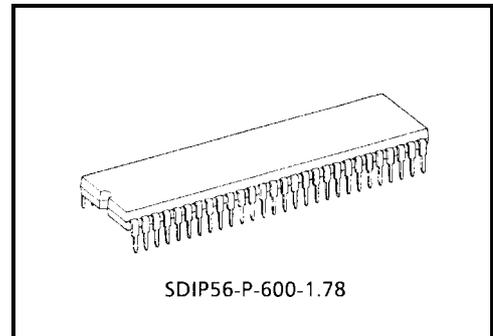
- BPF 内蔵
- Fsc 出力 (デジタルコムフィルタ対応)
- 肌色補正

TEXT ブロック

- 外部 YCbCr/YUV 入力対応
- ベースバンドテントコントロール
- アナログ RGB 入力対応
- ACB システム
- Ys/Ym (BUS 切り替え、ハーフトーン対応)

偏向処理ブロック

- H-VCO 内蔵
- 2AFC システム
- H/V 位相コントロール、H 曲がり補正
- 垂直偏向ひずみ補正
- EW 補正 (上下独立コントロール)



質量: 5.55 g (標準)

ブロック図

